

M88DR5CK01

第一代DDR5时钟驱动器（CKD）芯片

产品概述

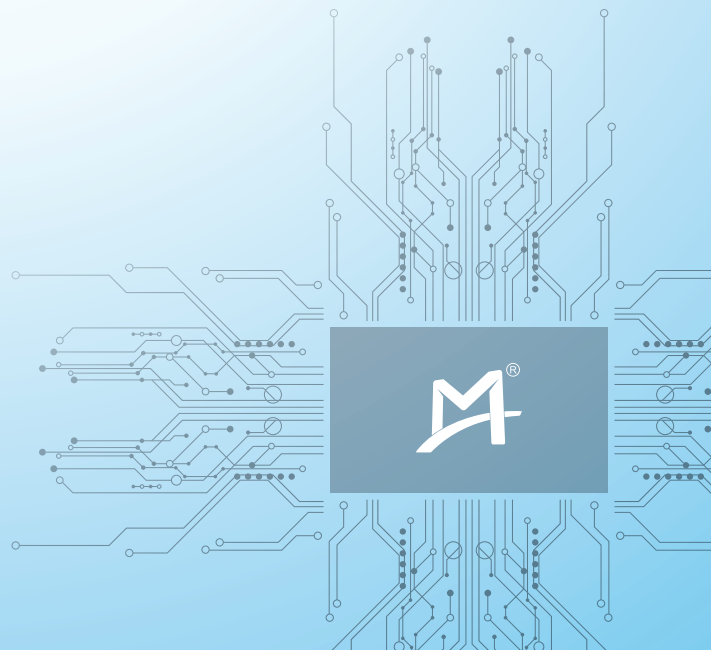
M88DR5CK01是应用于客户端内存的DDR5第一子代时钟驱动器（CKD）芯片，最高支持7200MT/s速率，旨在提高客户端内存数据访问的速度及稳定性，以匹配日益提升的CPU运行速度及性能。CKD芯片符合最新的JEDEC DDR5CKD01标准，支持双边带总线地址访问及I²C、I3C接口。通过配置寄存器控制字，该芯片可改变其输出信号特性以匹配不同DIMM的网络拓扑，还可通过禁用未使用的输出信号以降低功耗。

主要应用

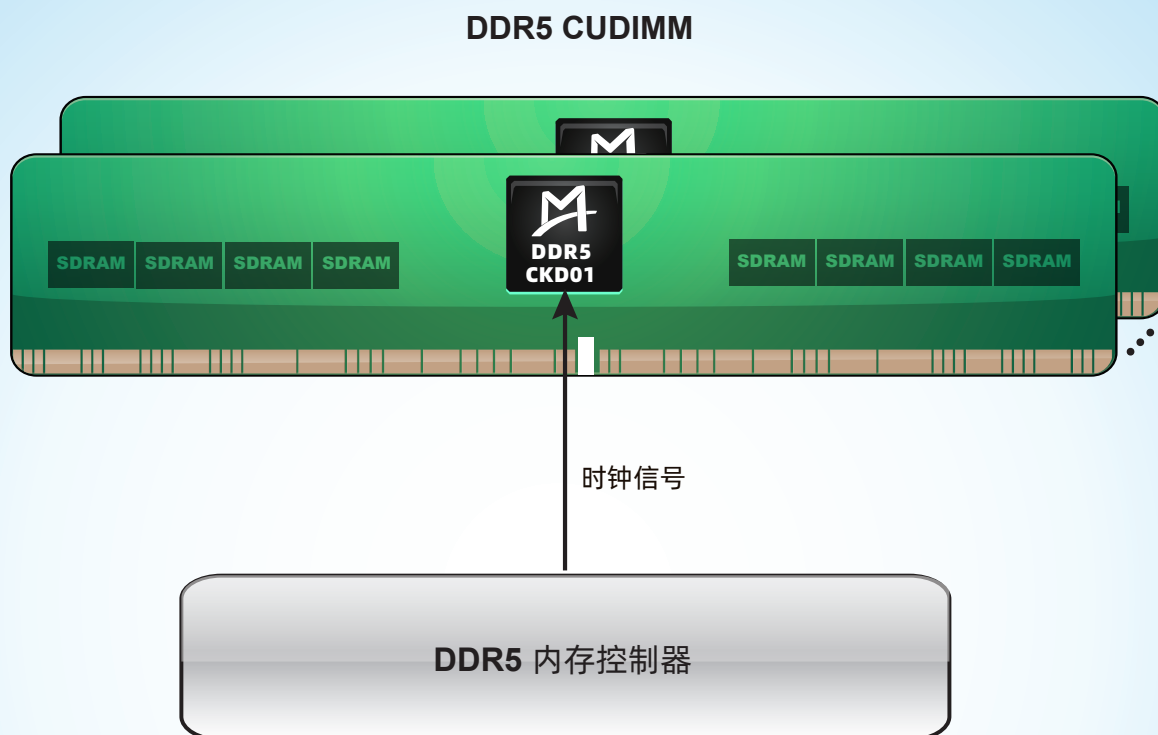
- DDR5 CUDIMM、CSDIMM和CMM

功能特点

- 符合最新的 JEDEC DDR5CKD01 标准
- 最高支持 7200MT/s 速率
- 支持 1.1V VDD 电压
- 通过控制寄存器配置输出信号特性
- 时钟驱动器零相位延迟
- 每通道可编程延迟
- 支持 I²C 和 I3C 接口
- 双边带总线地址访问
- 超低功耗
- 符合 RoHS
- 绿色封装：35球 FPBGA



应用框图



注：此处以 DDR5 CUDIMM 为例，展示了 CKD 芯片在客户端内存模组上的应用示意图。

